

Pubblicato il 28/09/2020

Procedura valutativa ai sensi dell'art. 24, comma 6 della legge n.240 del 2010 per la chiamata di n. 1 professore universitario di ruolo di seconda fascia presso il Dipartimento di Ingegneria Elettronica per il settore concorsuale 09/E3 - settore scientifico disciplinare ING-INF/01 (Rif. 1563)

La prova di idoneità didattica nonché l'accertamento delle competenze linguistiche della procedura in oggetto si terranno il giorno 20 ottobre 2020, a partire dalle ore 9.30 presso la stanza riunioni R3, piano terra, corpo B del Dipartimento di Ingegneria Elettronica (Edificio di Ingegneria dell'Informazione) dell'Università degli Studi di Roma "Tor Vergata", ubicata in Roma (00133), Via del Politecnico, 1.

Secondo quanto stabilito nella seduta preliminare, si riportano di seguito i seguenti tre argomenti, uguali per tutti i candidati e inerenti al settore scientifico disciplinare oggetto della procedura, tra i quali ciascun candidato potrà scegliere quello oggetto del proprio seminario didattico:

- 1) la tecnologia CMOS nelle applicazioni elettroniche digitali;
- 2) l'amplificatore operazionale nelle applicazioni elettroniche;
- 3) dispositivi LED e LASER per trasmissioni in fibra ottica.

Ciascun candidato comunicherà il tema scelto prima dell'inizio della prova didattica.

Candidati:

- Cristian Falconi
- Giovanni Saggio