

AVVISO

Procedura valutativa ai sensi dell'art. 24, comma 5 della legge n. 240 del 2010 per la chiamata di un professore universitario di seconda fascia presso il Dipartimento di Ingegneria Elettronica, per il settore concorsuale 09/E3 – *Elettronica* e settore scientifico disciplinare ING-INF/01 – *Elettronica*.

La prova di idoneità didattica della procedura in epigrafe si terrà il giorno 6 dicembre 2022 alle ore 16:00 presso la stanza B1-06 del Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", via del Politecnico n. 1, 00133 Roma.

Candidato:

- Antonio Agresti

La Responsabile dell'Ufficio Concorsi
(Dott.ssa Annalisa De Cesare)