

Pubblicato il 4 novembre 2019

Disposizione dirigenziale n. 1346 del 4 novembre 2019

IL DIRIGENTE

VISTO l'art. 6, comma 4, della legge 9 maggio 1989 n.168;

VISTO il Decreto Rettorale n. 1763 del 2 agosto 2016, con il quale è stato emanato il Regolamento per il conferimento delle Borse di Studio e di Ricerca;

VISTO il D.P.R. del 9 maggio 1994 n. 487 e ss.mm.ii., “Regolamento recante norme sull’accesso agli impieghi nelle pubbliche amministrazioni e le modalità di svolgimento dei concorsi unici e delle altre forme di assunzione nei pubblici impieghi”;

VISTO il Decreto Rettorale n. 2265 datato 25 settembre 2019, con il quale è stata bandita la selezione pubblica, per titoli, per il conferimento di una borsa di studio della durata di 3 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: “*Design of millimeter power amplifiers for the MiGaNSOS Project (H2020) (SSD ING-INF/01)*” presso il Dipartimento di Ingegneria Elettronica dell’Università degli Studi di Roma “Tor Vergata”, pubblicato sul sito d’Ateneo in data 25 settembre 2019;

VISTI i verbali redatti dalla Commissione giudicatrice ed accertata la regolarità formale degli stessi

DISPONE

Art. 1 – Sono approvati gli atti della selezione pubblica, per titoli, per il conferimento di una borsa di studio della durata di 3 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: “*Design of millimeter power amplifiers for the MiGaNSOS Project (H2020) (SSD ING-INF/01)*” presso il Dipartimento di Ingegneria Elettronica dell’Università degli Studi di Roma “Tor Vergata” - Responsabile scientifico: Prof. Ernesto Limiti.

Art. 2 – A decorrere dalla data della presente disposizione, sotto condizione dell’accertamento dei requisiti prescritti, è dichiarato vincitore della borsa di studio di cui al precedente articolo 1 il **Dott. Ferdinando Costanzo**.

La presente disposizione sarà acquisita alla raccolta dell’apposito registro di questa Amministrazione universitaria.

IL DIRIGENTE
DELLA DIREZIONE V
(Ing. Domenico Genovese)