

**Pubblicata il 16 giugno 2021**

**Decreto rettorale 1385 del 14 giugno 2021**

### **IL RETTORE**

**VISTA** la legge 9 maggio 1989, n. 168 e ss.mm.ii.;

**VISTO** il “Regolamento per il conferimento delle borse di studio e di ricerca”, emanato con Decreto rettorale n. 1763 del 2 agosto 2016;

**VISTO** il Decreto Rettorale n. 1168 del 12 maggio 2021 con il quale è stata indetta la selezione pubblica, per titoli, per l’assegnazione di una borsa di studio, della durata di 12 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: *“Interoperatività tra sistemi TETRA E LTE/5G: analisi delle soluzioni di interoperabilità tra sistemi TETRA, LTE e rete 5G, in accordo alle evoluzioni degli standards internazionali”* presso il Dipartimento di Ingegneria Elettronica dell’Università degli Studi di Roma “Tor Vergata” - Responsabile scientifico: Prof. Silvello Betti;

**CONSIDERATO** che il termine per la presentazione delle domande è scaduto in data 1° giugno 2021;

**VISTO** l’articolo 5 del Regolamento per il conferimento delle borse di studio e di ricerca, rubricato *“Commissione giudicatrice”*, ai sensi del quale *“1. La Commissione giudicatrice è composta dal responsabile scientifico e da altri due componenti designati dalla struttura di ricerca proponente e scelti tra professori di ruolo e ricercatori dell’Ateneo, afferenti al settore scientifico-disciplinare inerente il programma della borsa o a settori affini”*;

**VISTA** la nota del 4 giugno 2021, con la quale il Direttore del Dipartimento di Ingegneria Elettronica, Prof. Ernesto Limiti, ha formulato la proposta di nomina della commissione

**CONSIDERATO** che occorre procedere alla nomina della commissione esaminatrice della suddetta selezione

### **DECRETA**

**Art. 1** - È nominata la commissione esaminatrice della selezione pubblica per titoli, per l’assegnazione di una borsa di studio, della durata di 12 mesi, finalizzata al proseguimento e al completamento della formazione post-laurea sul tema: *“Interoperatività tra sistemi TETRA E LTE/5G: analisi delle soluzioni di interoperabilità tra sistemi TETRA, LTE e rete 5G, in accordo alle evoluzioni degli standards internazionali”* presso il Dipartimento di Ingegneria Elettronica dell’Università degli Studi di Roma “Tor Vergata” - Responsabile scientifico: Prof. Silvello Betti, nella seguente composizione:

- Prof. SILVELLO BETTI - Ordinario in servizio presso l’Università degli Studi di Roma “Tor Vergata”, inquadrato nel settore concorsuale 09/F2 e settore scientifico disciplinare ING-INF/03;
- Prof.ssa ERNESTINA CIANCA - Associato in servizio presso l’Università degli Studi di Roma “Tor Vergata”, inquadrata nel settore concorsuale 09/F2 e settore scientifico disciplinare ING-INF/03;
- Ing. PIERPAOLO LORETI - Ricercatore in servizio presso l’Università degli Studi di Roma “Tor Vergata”, inquadrato nel settore concorsuale 09/F2 e settore scientifico disciplinare ING-INF/03.

**Art. 2** - Dalla data di pubblicazione del presente decreto decorre il termine di sette giorni per l’eventuale ricusazione dei commissari da parte dei candidati.

**Art. 3** - Il presente decreto è acquisito alla raccolta ufficiale dell’Ateneo ed è pubblicato sul sito dell’Università degli Studi di Roma “Tor Vergata” all’indirizzo <http://concorsi.uniroma2.it>.

**IL RETTORE**  
(Prof. Orazio Schillaci)