

## AVVISO

**Procedura pubblica selettiva finalizzata al reclutamento di un tecnologo di primo livello, categoria economica di riferimento EP1, a tempo determinato e pieno, per la durata di 24 mesi, presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata" nell'ambito del Piano Nazionale di Ripresa e Resilienza (PNRR), Missione 4, Componente 2, Investimento 1.5 – Programma di ricerca “*Rome Technopole*”, Flagship n. 5 “*Digital transition through AESA (Active Electronically Scanned Array) radar technology, quantum cryptography and quantum communications*” finanziato dall'Unione europea - NextGenerationEU (D.D. n. 1288 del 16/05/2023 - Riferimento 2100).**

In relazione alla procedura in epigrafe comunico che il calendario delle **prove d'esame** è il seguente:

- La prova scritta si terrà in data **16 giugno 2023** a partire dalle ore **14:30**;
- La prova orale si terrà in data **7 luglio 2023** a partire dalle ore **14:30**.

Con successivo avviso, pubblicato alla presente pagina web, sarà resa nota la sede di svolgimento delle suddette prove.

Raccomando ai candidati il rigoroso rispetto della data e dell'orario di convocazione, come sopra indicato, sì da consentire il regolare svolgimento delle operazioni di identificazione e ingresso nell'aula concorsuale.

Ricordo che, per essere ammessi a sostenere le prove d'esame, i candidati dovranno essere muniti di un documento di riconoscimento in corso di validità e che la mancata presentazione dei candidati alle prove d'esame sarà considerata come definitiva manifestazione della volontà di rinunciare alla procedura quale ne sia la causa.

Il presente avviso ha valore di notifica ad ogni effetto di legge.

**La Responsabile dell'Ufficio Concorsi**  
(Dott. Annalisa De Cesare)