



IL RETTORE

VISTA la L. 09/05/1989 n.168;

VISTO il D.R. n. 703 del 13/03/2023 con il quale è stato emanato il “*Regolamento per il conferimento di borse di ricerca*” e, in particolare, l’art. 7, comma 1, ai sensi del quale “*La Commissione giudicatrice, nominata con apposito decreto rettorale, è composta dal Responsabile scientifico e da altri due componenti designati dalla Struttura di Ricerca proponente scelti tra professori e ricercatori del ruolo universitario, esperti nelle materie inerenti il programma della borsa o settori affini, e può avvalersi, senza oneri aggiuntivi a carico della finanza pubblica, di esperti di elevata qualificazione italiani o stranieri esterni all’Ateneo, anche in qualità di componenti effettivi, ove espressamente richiesto dall’Ente finanziatore del progetto*”;

VISTO il D.R. n. 3361 del 21/12/2023 con il quale è stata indetta la selezione pubblica, per soli titoli, per il conferimento di una borsa post-laurea, della durata di sei mesi, per lo svolgimento di attività di ricerca presso il Dipartimento di Ingegneria Elettronica inerente al Progetto: “*Data plane programmability tools design and evaluation*”, Responsabile scientifico Prof. Stefano Salsano, finanziato nell’ambito del PNRR - PROGETTO RESTART - RESearch and innovation on future Telecommunications systems and networks, to make Italy more smART (PE14) - (CUP: E83C22004640001) e coordinato dal Prof. Luca Chiaraviglio;

PRESO ATTO che il termine per la presentazione delle domande è scaduto in data 10/01/2024;

VISTA la nota prot. n. 4058 del 24/01/2024 con la quale il Direttore del Dipartimento di Ingegneria Elettronica ha formulato la proposta di nomina della Commissione giudicatrice nei termini sopra rappresentati;

CONSIDERATA la necessità di procedere alla nomina della Commissione giudicatrice della suddetta selezione;

DECRETA

Art. 1 - È nominata la Commissione giudicatrice della selezione pubblica, per soli titoli, bandita con D.R. n. 3361 del 21/12/2023 per il conferimento di una post-laurea, della durata di sei mesi, per lo svolgimento di attività di ricerca presso il Dipartimento di Ingegneria Elettronica inerente al Progetto: “*Data plane programmability tools design and evaluation*”, Responsabile scientifico Prof. Stefano Salsano, finanziato nell’ambito del PNRR - PROGETTO RESTART - RESearch and innovation on future Telecommunications systems and networks, to make Italy more smART (PE14) - (CUP: E83C22004640001) e coordinato dal Prof. Luca Chiaraviglio, nella seguente composizione:



TOR VERGATA
UNIVERSITÀ DEGLI STUDI DI ROMA

Spoke 8 – Università degli studi di Roma “Tor Vergata”
Via Cracovia, 50 – 00133 Roma
CUP: E83C22004640001
C.F. 80213750583 - P.I. 02133971008
www.uniroma2.it

- **Prof. Stefano Domenico SALSANO**, associato presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", settore scientifico disciplinare ING-INF/03;
- **Prof. Luca CHIARAVIGLIO**, associato presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", settore scientifico disciplinare ING-INF/03;
- **Dott. Lorenzo BRACCIALE**, ricercatore presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", settore scientifico disciplinare ING-INF/03.

Art. 2 - Dalla data di pubblicazione sul sito di Ateneo del decreto rettorale di nomina della Commissione decorre il termine di 7 giorni per l'eventuale istanza di ricusazione di uno o più componenti della Commissione giudicatrice da parte dei candidati alla selezione.

Art. 3 - Il presente decreto, registrato ed inserito nella raccolta degli atti di questa Amministrazione, è pubblicato sul sito dell'Università degli Studi di Roma "Tor Vergata" all'indirizzo: [Data plane programmability tools design and evaluation](#).

IL RETTORE
(Prof. Nathan LEVIALDI GHIRON)