## Prot. n. 0027228 del 23/05/2024 - Decreto n. 1663/2024



**Direzione V – Gestione del Personale e Sistemi Operativi di Gestione**Divisione 4 – Gestione del Personale
Ufficio Concorsi

## **IL RETTORE**

**VISTA** la legge 9 maggio 1989, n. 168 recante norme sull'autonomia universitaria e successive modificazioni e integrazioni;

**VISTA** la legge 7 agosto 1990, n. 241 "Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi", e successive modificazioni ed integrazioni;

VISTA la legge 30 dicembre 2010, n. 240 recante "Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario" e successive modificazioni e integrazioni;

**VISTO** lo Statuto dell'Università degli Studi di Roma Tor Vergata, emanato con Decreto rettorale n. 3427 del 12 dicembre 2011 e successive modificazioni e integrazioni;

**VISTO** il "Regolamento per la disciplina della chiamata dei professori di prima e seconda fascia", emanato con Decreto rettorale n. 229 del 30 gennaio 2019 e successive modificazioni e integrazioni;

**VISTO** il Decreto rettorale n. 1686 del 5 luglio 2023, il cui avviso è stato pubblicato sulla Gazzetta Ufficiale n. 54 del 18 luglio 2023, con il quale è stata indetta una procedura comparativa ai sensi dell'art. 18, comma 1 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di un professore universitario di ruolo di prima fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il settore concorsuale 09/E3 – *Elettronica* e settore scientifico disciplinare ING-INF/01 – *Elettronica* (Rif. 2149);

**VISTO** il Decreto rettorale n. 2962 del 23 novembre 2023, pubblicato in pari data sul sito istituzionale di Ateneo, con il quale è stata nominata la commissione esaminatrice della predetta procedura;

**CONSIDERATO** che la commissione esaminatrice ha iniziato i propri lavori in data 15 dicembre 2023 e li ha conclusi in data 9 maggio 2024;

VISTI i verbali redatti dalla commissione esaminatrice ed accertata la regolarità formale degli stessi;

## **DECRETA**

- **Art. 1** Sono approvati gli atti della commissione esaminatrice della procedura comparativa ai sensi dell'art. 18, comma 1 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di un professore universitario di ruolo di prima fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il settore concorsuale 09/E3 *Elettronica* e settore scientifico disciplinare ING-INF/01 *Elettronica* (Rif. 2149).
- **Art. 2** Il candidato maggiormente qualificato a svolgere le funzioni didattico-scientifiche per le quali è stato emesso il bando è individuato nel Prof. Thomas Meredith Brown.
- **Art. 3** Il presente decreto è acquisito alla raccolta ufficiale dell'Ateneo ed è pubblicato sul sito istituzionale dell'Università degli Studi di Roma Tor Vergata, alla pagina dedicata alla procedura, raggiungibile al link:

https://web.uniroma2.it/it/contenuto/20232149

## IL RETTORE

(Prof. Nathan Levialdi Ghiron)