

IL RETTORE

VISTA la L. 09/05/1989 n.168;

VISTO il D.R. n. 703 del 13/03/2023 con il quale è stato emanato il *“Regolamento per il conferimento di borse di ricerca”* e, in particolare, l'art. 7, comma 1, ai sensi del quale *“La Commissione giudicatrice, nominata con apposito decreto rettorale, è composta dal Responsabile scientifico e da altri due componenti designati dalla Struttura di Ricerca proponente scelti tra professori e ricercatori del ruolo universitario, esperti nelle materie inerenti il programma della borsa o settori affini, e può avvalersi, senza oneri aggiuntivi a carico della finanza pubblica, di esperti di elevata qualificazione italiani o stranieri esterni all'Ateneo, anche in qualità di componenti effettivi, ove espressamente richiesto dall'Ente finanziatore del progetto”*;

VISTO il D.R. n. 2596 del 06/08/2024 con il quale è stata indetta la selezione pubblica, per titoli e colloquio, per il conferimento di una borsa post-laurea, della durata di otto mesi, per lo svolgimento di attività di ricerca presso il Dipartimento di Ingegneria Elettronica inerente al Progetto: *“Innovative Design Solutions for the Promotion and Enhancement of University Museum Heritage via 5G and Advanced Digital Technologies”*, Responsabile scientifica Prof.ssa Antonella POCE, finanziato nell'ambito del PNRR - PROGETTO RESTART - RESearch and innovation on future Telecommunications systems and networks, to make Italy more smART (PE14) - (CUP: E83C22004640001) e coordinato dal Prof. Luca CHIARAVIGLIO;

PRESO ATTO che il termine per la presentazione delle domande è scaduto in data 27/08/2024;

VISTA la nota Prot. n. 43660 del 04/09/2024 con la quale il Direttore del Dipartimento di Ingegneria Elettronica ha formulato la proposta di nomina della Commissione giudicatrice nei termini sopra rappresentati;

CONSIDERATA la necessità di procedere alla nomina della Commissione giudicatrice della suddetta selezione;

DECRETA

Art. 1 - È nominata la Commissione giudicatrice della selezione pubblica, per titoli e colloquio, bandita con D.R. n. 2596 del 06/08/2024 per il conferimento di una borsa post-laurea, della durata di otto mesi, per lo svolgimento di attività di ricerca presso il Dipartimento di Ingegneria Elettronica inerente al Progetto: *“Innovative Design Solutions for the Promotion and Enhancement of University Museum Heritage via 5G and Advanced Digital Technologies”*, Responsabile scientifica Prof.ssa Antonella POCE, finanziato nell'ambito del PNRR - PROGETTO RESTART - RESearch and innovation on future Telecommunications systems and networks, to make Italy more smART (PE14) - (CUP:

E83C22004640001) e coordinato dal Prof. Luca CHIARAVIGLIO, nella seguente composizione:

- **Prof.ssa Antonella POCE**, ordinaria presso il Dipartimento di Storia, Patrimonio culturale, Formazione e Società dell'Università degli Studi di Roma "Tor Vergata", settore scientifico disciplinare PAED-02/B;
- **Prof. Luca CHIARAVIGLIO**, associato presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma "Tor Vergata", settore scientifico disciplinare IINF-03/A;
- **Dott.ssa Maria Rosaria RE**, ricercatrice presso il Dipartimento di Storia, Patrimonio culturale, Formazione e Società dell'Università degli Studi di Roma "Tor Vergata", settore scientifico disciplinare M-PED/04;

Art. 2 - Dalla data di pubblicazione sul sito di Ateneo del decreto rettorale di nomina della Commissione decorre il termine di 7 giorni per l'eventuale istanza di ricusazione di uno o più componenti della Commissione giudicatrice da parte dei candidati alla selezione.

Art. 3 - Il presente decreto, registrato ed inserito nella raccolta degli atti di questa Amministrazione, è pubblicato sul sito dell'Università degli Studi di Roma "Tor Vergata" all'indirizzo: [*Innovative Design Solutions for the Promotion and Enhancement of University Museum Heritage via 5G and Advanced Digital Technologies.*](#)

IL RETTORE
(Prof. Nathan LEVIALDI GHIRON)