

IL RETTORE

VISTA la legge 9 maggio 1989, n. 168 recante norme sull'autonomia universitaria e successive modificazioni e integrazioni;

VISTA la legge 7 agosto 1990, n. 241 “*Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi*”, e successive modificazioni ed integrazioni;

VISTA la legge 30 dicembre 2010, n. 240 recante “*Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario*” e successive modificazioni e integrazioni;

VISTO il Decreto ministeriale 2 maggio 2024, n. 639, recante “*La determinazione dei gruppi scientifico-disciplinari e delle relative declaratorie, nonché la razionalizzazione e l'aggiornamento dei settori scientifico-disciplinari e la riconduzione di questi ultimi ai gruppi scientifico-disciplinari, ai sensi dell'art. 15, della legge 30 dicembre 2010 n. 240*” ed i relativi allegati, pubblicato sulla Gazzetta Ufficiale della Repubblica italiana in data 9 maggio 2024 ed entrato in vigore in pari data;

VISTO lo Statuto dell'Università degli Studi di Roma Tor Vergata, emanato con Decreto rettorale n. 3427 del 12 dicembre 2011 e successive modificazioni e integrazioni;

VISTO il “*Regolamento per la disciplina della chiamata dei professori di prima e seconda fascia*”, emanato con Decreto rettorale n. 229 del 30 gennaio 2019 e successive modificazioni e integrazioni;

VISTO il Decreto rettorale n. 3488 del 7 novembre 2025, il cui avviso è stato pubblicato sulla Gazzetta Ufficiale n. 92 del 25 novembre 2025, con il quale è stata indetta la procedura comparativa ai sensi dell'art. 18, comma 1 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di un professore universitario di ruolo di prima fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il gruppo scientifico disciplinare 09/IINF-01 – *Elettronica* e settore scientifico disciplinare IINF-01/A – *Elettronica* (Rif. 2554);

VISTO il Decreto rettorale n. 433 del 10 febbraio 2026, pubblicato in pari data sul sito istituzionale dell'Ateneo, con il quale è stata nominata la commissione esaminatrice della predetta procedura;

CONSIDERATO che la commissione esaminatrice ha iniziato i propri lavori in data 26 febbraio 2026 e li ha conclusi in data 9 aprile 2026;

VISTI i verbali redatti dalla commissione esaminatrice ed accertata la regolarità formale degli stessi;

DECRETA

Art. 1 – Sono approvati gli atti della commissione esaminatrice della procedura comparativa ai sensi dell'art. 18, comma 1 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di un professore universitario di ruolo di prima fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il gruppo scientifico disciplinare 09/IINF-01 – *Elettronica* e settore scientifico disciplinare IINF-01/A – *Elettronica* (Rif. 2554).

Art. 2 – All'esito della procedura comparativa di cui al precedente articolo 1 il candidato maggiormente qualificato a svolgere le funzioni didattico-scientifiche per le quali è stato emesso il bando è individuato nel Prof. Andrea Reale.

Art. 3 – Il presente decreto è acquisito alla raccolta ufficiale dell’Ateneo ed è pubblicato sul sito istituzionale dell’Università degli Studi di Roma Tor Vergata, alla pagina dedicata alla procedura, raggiungibile al link:

<https://web.uniroma2.it/it/contenuto/20252554>

IL RETTORE

(Prof. Nathan Levialedi Ghiron)