

**IL DIRIGENTE**

VISTA la legge 9 maggio 1989, n. 168, recante norme sull'autonomia universitaria;

VISTA la legge 7 agosto 1990, n. 241, recante norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi, e successive modificazioni e integrazioni;

VISTO il D.P.R. del 9 maggio 1994 n. 487 *“Regolamento recante norme sull'accesso agli impieghi nelle pubbliche amministrazioni e le modalità di svolgimento dei concorsi unici e delle altre forme di assunzione nei pubblici impieghi”* e successive modificazioni e integrazioni;

VISTO il D.P.R. 24 dicembre del 2000 n. 445 *“Testo Unico delle disposizioni legislative e regolamentari in materia di documentazione amministrativa”* e successive modificazioni e integrazioni;

VISTI il decreto legislativo 30 giugno 2003, n. 196 *“Codice in materia di protezione dei dati personali”* e ss.mm.ii. ed il decreto legislativo 10 agosto 2018, n. 101 *“Disposizioni per l'adeguamento della normativa nazionale alle disposizioni del regolamento (UE) 2016/679 del Parlamento europeo e del Consiglio, del 27 aprile 2016, relativo alla protezione delle persone fisiche con riguardo al trattamento dei dati personali, nonché alla libera circolazione di tali dati e che abroga la direttiva 95/46/CE (Regolamento generale sulla protezione dei dati)”*;

VISTO l'art. 18, comma 5, lettera f) e comma 6 della legge 30 dicembre 2010 n. 240 e successive modificazioni e integrazioni;

VISTO lo Statuto dell'Università degli Studi di Roma Tor Vergata, emanato con Decreto rettorale n. 3427 del 12 dicembre 2011 e successive modificazioni e integrazioni;

VISTO il Regolamento per il conferimento delle borse di ricerca, emanato con Decreto rettorale n. 3288 del 15 ottobre 2024;

VISTO il Decreto rettorale n. 1436 del 13 maggio 2026, con il quale è stata indetta la selezione pubblica, per titoli e colloquio, per il conferimento di una borsa di ricerca della durata di 3 mesi, presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per la collaborazione al progetto: *“Implementation of algorithms for Machine Learning”* (CUP F19J23000550007), di cui è Responsabile scientifico il Prof. Gian Carlo Cardarilli, finanziata con fondi del dipartimento (Rif. TV-BR-121);

VISTO il Decreto rettorale n. 1944 dell'8 luglio 2026, con il quale è stata costituita la commissione giudicatrice della predetta selezione;

VISTI i verbali redatti dalla commissione giudicatrice ed accertata la regolarità formale degli stessi;

DISPONE

Art. 1 – Sono approvati gli atti della selezione pubblica bandita con Decreto rettorale n. 1436 del 13 maggio 2026, titoli e colloquio, per il conferimento di una borsa di ricerca della durata di 3 mesi, presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per la collaborazione al progetto: *“Implementation of algorithms for Machine Learning”* (CUP F19J23000550007), di cui è Responsabile scientifico il Prof. Gian Carlo Cardarilli, finanziata con fondi del dipartimento (Rif. TV-BR-121).

Art. 2 – A decorrere dalla data della presente disposizione, sotto condizione dell'accertamento dei requisiti prescritti, è dichiarata vincitrice della borsa di ricerca di cui al precedente articolo 1 la **Dott.ssa Udhaya Mugil Damodarin**, con il seguente punteggio:

NOME E COGNOME	TITOLI	COLLOQUIO	TOTALE
Udhaya Mugil Damodarin	44/70	25/30	69/100

Art. 3 – La presente Disposizione è acquisita alla raccolta ufficiale dell'Ateneo ed è pubblicata sul sito istituzionale dell'Università degli Studi di Roma Tor Vergata, alla pagina dedicata alla procedura, consultabile al seguente link: <https://web.uniroma2.it/it/contenuto/borse-selezione-pubblica-TVBR121>

IL DIRIGENTE

(Dott. Salvatore Pinca)