



IL RETTORE

VISTA la legge 9 maggio 1989, n. 168 recante norme sull'autonomia universitaria e successive modificazioni e integrazioni;

VISTA la legge 7 agosto 1990, n. 241 *“Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi”*, e successive modificazioni ed integrazioni;

VISTA la legge 30 dicembre 2010 n. 240 *“Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario”* e successive modificazioni e integrazioni;

VISTO il Decreto ministeriale 2 maggio 2024, n. 639, recante *“La determinazione dei gruppi scientifico-disciplinari e delle relative declaratorie, nonché la razionalizzazione e l'aggiornamento dei settori scientifico-disciplinari e la riconduzione di questi ultimi ai gruppi scientifico-disciplinari, ai sensi dell'art. 15, della legge 30 dicembre 2010 n. 240”* ed i relativi allegati, pubblicato sulla Gazzetta Ufficiale della Repubblica italiana in data 9 maggio 2024 ed entrato in vigore in pari data;

VISTO lo Statuto dell'Università degli Studi di Roma Tor Vergata, emanato con Decreto rettorale n. 3427 del 12 dicembre 2011 e successive modificazioni e integrazioni;

VISTO il *“Regolamento per la disciplina della chiamata dei professori di prima e seconda fascia”*, emanato con Decreto rettorale n. 229 del 30 gennaio 2019 e successive modificazioni e integrazioni;

VISTO il Decreto rettorale n. 4066 del 23 dicembre 2025, pubblicato sul sito istituzionale dell'Ateneo in pari data, con il quale è stata indetta la procedura valutativa ai sensi dell'art. 24, comma 6 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di un professore universitario di ruolo di prima fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il gruppo scientifico-disciplinare 09/IINF-01 - *Elettronica* e settore scientifico disciplinare IINF-01/A – *Elettronica* (Rif. 2578);

VISTO il Decreto rettorale n. 1758 del 18 giugno 2026, pubblicato in pari data sul sito istituzionale dell'Ateneo, con il quale è stata nominata la commissione esaminatrice della predetta procedura;

VISTO il combinato disposto dell'articolo 7, comma 5 e dell'art. 13, ultimo periodo del Regolamento sopra richiamato, riguardante il termine entro il quale la commissione deve concludere i propri lavori;

CONSIDERATO che detto termine è fissato in due mesi e che il Rettore può prorogare, una sola volta e per non più di due mesi, il termine per la conclusione della procedura per comprovati motivi segnalati dal presidente della commissione;

TENUTO CONTO del periodo di necessaria sospensione dei lavori della commissione esaminatrice, stante il termine, riconosciuto ai candidati, per la presentazione di eventuali istanze di ricusazione dei commissari;

VISTA la nota del 31 luglio 2026, con la quale il Prof. Gaetano Palumbo, Presidente della commissione esaminatrice, ha richiesto la proroga del termine per la conclusione dei lavori;

RITENUTO di accogliere la richiesta di proroga del termine dei lavori formulata dalla commissione, stante la validità dei motivi addotti;

DECRETA

Art. 1 - Il termine per la conclusione dei lavori della commissione esaminatrice per la procedura valutativa ai sensi dell'art. 24, comma 6 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di un professore



universitario di ruolo di prima fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il gruppo scientifico-disciplinare 09/IINF-01 - *Elettronica* e settore scientifico disciplinare IINF-01/A – *Elettronica* (Rif. 2578), è prorogato, per ulteriori due mesi, fino al 9 novembre 2026.

Art. 2 - Il presente decreto è acquisito alla raccolta ufficiale dell'Ateneo ed è pubblicato sul sito istituzionale dell'Università degli Studi di Roma Tor Vergata, alla pagina dedicata alla procedura, raggiungibile al link:

<https://web.uniroma2.it/it/contenuto/20252578>

IL RETTORE

(Prof. Nathan Levialdi Ghiron)